



"Diplômée d'un master en systèmes embarqués, je poursuis mes études **sur une année de spécialisation en robotique** dans le but d'exercer un métier me permettant de concevoir des systèmes complexes alliant l'électronique, l'informatique et la mécanique. Désireuse de contribuer activement à des projets innovants, je désire intégrer une équipe R&D".

**Durée : 1 an**

**Rythme : 3 jours en entreprise / 2 jours en formation**

## Vanessa CABECAS

📞 06 73 93 59 81

✉ vanessacabecas@gmail.com

📍 33850 Léognan

## Compétences

<b>Générales :</b>	électronique numérique, conception carte électronique, instrumentation
<b>Logiciels :</b>	LabVIEW, Matlab, P-CAD, Eclipse, Keil µvision, Visual Studio, Vivado Design Suite Xilinx
<b>Langages :</b>	C, C++, VHDL
<b>Environnements :</b>	Windows, Linux
<b>Développement sur cibles :</b>	ARM, FPGA, Arduino, Raspberry Pi
<b>Autres :</b>	GIT/GitHub, Méthode cycle en V, Méthode Agile, DevOps

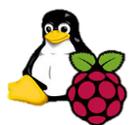
## Formations

À partir de 2020	<b>Mastère Robotique Ingénierie Systèmes Electroniques Embarqués spécialité mécatronique</b> – Ynov Bordeaux
2018	<b>Master Systèmes Electroniques Embarqués (bac+5)</b> mention bien - IMA Mérignac
2016	<b>Licence 3 Génie des Systèmes pour l'aéronautique et les transports spécialité Electronique</b> – IMA Mérignac
2015	<b>Licence professionnelle Maintenance Aéronautique</b> - IMA Mérignac
2014	<b>Brevet Technicien Supérieur Systèmes Electroniques</b> - Lycée Pape Clément

## Expériences professionnelles

2019 4 mois	<b>Ingénieur R&amp;D – centre de recherche, ALTRAN</b> <a href="#">Collaboration à la conception d'un algorithme de contrôle d'une plateforme électronique à base de SOC FPGA.</a>
2016-2018 2 ans	<b>Apprentie Ingénieur moyen d'essais – service engineering, Sabena technics</b> <a href="#">Développement et évolution de bancs de tests (matériel et logiciel) pour des équipements avions.</a> Etude des documentations des équipements afin de prendre connaissance des spécifications du produit, réalisation des cahiers des charges, étude et intégration Hardware/Software du moyen, développement d'IHM, gestion de sous-traitance, mise au point/test/validation/qualification du moyen, assistance technique, rédaction des documentations (dossier technique, certification, manuel utilisateur), formation des utilisateurs, gestion du projet (planning, réunions projet, analyse et suivi des corrections de problèmes)
2016 2 mois	<b>Ingénieur stagiaire moyen d'essais – laboratoire avionique, Sabena technics</b> <a href="#">Automatisation de tests d'instruments de radionavigation afin de réduire le temps d'exécution du test.</a> Analyse des spécifications de l'équipement, réalisation d'un boîtier d'interface banc/équipement, développement du logiciel de tests ,mise au point/test de la solution, formation des utilisateurs

## Projets



[Génération d'un système linux pour une cible embarquée afin d'exécuter une application de gestion domotique](#)

### Projet personnel

Environnement technique : environnement de cross compilation, génération d'un microLinux via l'outil buildroot, émulation du microLinux pour la partie test/validation avec l'outil QEMU, carte Raspberry PI, logiciel de domotique Domoticz



[Développement en C sur microcontrôleur STM32](#) **Projet personnel**

Configuration des périphériques classiques des microcontrôleurs : ports d'E/S, timer, PWM, ADC, liaison série...  
Environnement technique : logiciel Keil µvision (utilisation des outils de débogage, de simulation, écriture du programme sur cible), cartes de développement STM32 Nucleo STMicroelectronics



[Réalisation de mini projets sur FPGA](#) **Projet académique dans le cadre du Master**

Modélisation VHDL, vérification en simulation avec l'outil de simulation ModelSim, synthèse, placement/routage  
Environnement technique : Carte Nexys 3 Spartan-6, logiciel Vivado Design Suite